

Institut für Mikroelektronik
und Schaltungstechnik (EIT4)

der Bundeswehr
Universität  München

Doktorandenseminar

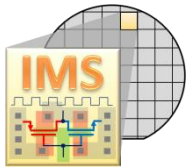
27. Juni 2017

EIT4

Institut für Mikroelektronik und
Schaltungstechnik

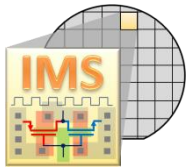
Gebäude 35 Raum 2394

Prof. Dr. techn. Linus Maurer



Agenda

10.00 – 10.30 Uhr	“IC-Modellierung für die System-Simulation zur Evaluierung der Robustheit gegenüber ESD und elektrischen Störpulsen“ Michael Ammer
10.30 – 11.00 Uhr	“Electrostatic Discharge (ESD) on a Chip-on-Foil (COF) assembly“ Johannes Weber
11.00 – 11.30 Uhr	“Error Propagation for Cascading Metamodels Applied on an Electric Drive Application“ Christine Forster
11.30 – 11.50 Uhr	Kaffeepause
11.50 – 12.20 Uhr	“Pre-Silicon Safety-Related Functional Verification of Automotive Smart-Power ICs Using the Fault Injection Technique“ Özlem Karaca
12.20 – 12.50 Uhr	“Coverage-driven Mixed-signal Verification of Smart Power ICs in a UVM Environment“ Sebastian Simon



Institut für Mikroelektronik
und Schaltungstechnik (EIT4)

12.50 – 13.20 Uhr “Multi-Objective Optimization based Development of Power
Electronics for Automotive Applications“

Jonas Stricker

Im Anschluss Grillfest...